

アナログ回路設計ツール

Nanodesign Schematic Draw (NS-Draw)

ユーザーズマニュアル

Nanodesign Corporation

<http://www.nanodesign.co.jp/>

Copyright© Nanodesign Corporation All rights reserved.

本書の内容に関し、許可なく転載することを禁止します。

改版履歴

2007年 1月 19日 Ver. 1.00

2009年 4月 1日 Ver. 1.08

2009年 10月 1日 Ver. 1.20

2010年 4月 1日 Ver. 1.30

2020年 6月 1日 Ver. 2.00

目次

導入編

- 第 1 章 概要
- 第 2 章 インストール

基礎編 (初心者向け)

- 第 3 章 回路図の作成法 (インバータ回路)
- 第 4 章 階層回路図の作成法 (4bit 加算回路の例)
- 第 5 章 信号のバス記述形式とシンボルの繰り返し配置
- 第 6 章 プリミティブ素子の作成法

応用編 (LSI 設計者向け)

- 第 7 章 .PARAM と .LIB、MOSFET の Binning 処理
- 第 8 章 .measure とパラメータスイープ解析
- 第 9 章 素子ばらつき (モンテカルロ) 解析
- 第 10 章 パラメタライズド サブサーキット

設計事例編

- 第 11 章 PLL の設計 (A/Dmix 設計)
- 第 12 章 メモリ LSI の設計 (100 万素子のシミュレーション)

補足 NS-Draw Ver. 1.00 における変更点